



Universiteit van Pretoria Jaarboek 2018

Mikroverwerkers 310 (EMK 310)

Kwalifikasie Voorgraads

Fakulteit [Fakulteit Ingenieurswese, Bou-omgewing en Inligtingtegnologie](#)

Module-inhoud

Hardewaregebaseerde inleiding tot stelselontwerp met mikroverwerkers. Algemene mikroverwerkerargitektuur, saamsteltaal en beperkte C ingebedde kode met spesifieke fokus op 'n RISC (Microchip PIC 18) en MIPS (Microchip PIC 32) tipe verwerkers, geheuekoppeling en adresdekodering, mikroverwerker-inset/uitset en koppelvlakke, algemene programmeringsbeginsels, algemene mikroverwerker-stelselontwerpbeginsels, huidige tendense en nuwe verwerkers, blootstelling aan ontwikkelingsborde en geïntegreerde ontwikkelingsomgewings.

Modulekrediete 16.00

Programme [Blng Elektriese Ingenieurswese](#)

[Blng Elektriese Ingenieurswese ENGAGE](#)

[Blng Elektroniese Ingenieurswese](#)

[Blng Elektroniese Ingenieurswese ENGAGE](#)

[Blng Rekenaaringenieurswese](#)

[Blng Rekenaaringenieurswese ENGAGE](#)

Voorvereistes ERS 220 GS, ELI 220 GS, ENE 310/ ENE 310#

Kontaktyd 1 praktiese sessie per week, 1 tutoriaal per week, 3 lesings per week

Onderrigtaal Module word in Engels aangebied

Departement Elektriese, Elektroniese en Rekenaaringenieurswese

Aanbiedingstydperk Semester 1

Die inligting wat hier verskyn, is onderhewig aan verandering en kan na die publikasie van hierdie inligting gewysig word.. Die [Algemene Regulasies \(G Regulasies\)](#) is op alle fakulteite van die Universiteit van Pretoria van toepassing. Dit word vereis dat elke student volkome vertrouwd met hierdie regulasies sowel as met die inligting vervat in die [Algemene Reëls](#) sal wees. Onkunde betreffende hierdie regulasies en reëls sal nie as 'n verskoning by oortreding daarvan aangebied kan word nie.