



# Universiteit van Pretoria Jaarboek 2017

## Syferstelsels 220 (ERS 220)

<b>Kwalifikasie</b>	Voorgraads
<b>Fakulteit</b>	<a href="#">Fakulteit Ingenieurswese, Bou-omgewing en Inligtingtegnologie</a>
<b>Modulekrediete</b>	16.00
<b>Programme</b>	<a href="#">BIng Elektriese Ingenieurswese</a> <a href="#">BIng Elektriese Ingenieurswese ENGAGE</a> <a href="#">BIng Elektroniese Ingenieurswese</a> <a href="#">BIng Elektroniese Ingenieurswese ENGAGE</a> <a href="#">BIng Rekenaaringenieurswese</a> <a href="#">BIng Rekenaaringenieurswese ENGAGE</a>
<b>Voorvereistes</b>	Geen voorvereistes.
<b>Kontaktyd</b>	1 tutoriaal per week, 1 praktiese sessie per week, 3 lesings per week
<b>Onderrigtaal</b>	Aparte klasse vir Engels en Afrikaans
<b>Akademiese organisasie</b>	Elektriese, Elektroniese en Re
<b>Aanbiedingstydperk</b>	Semester 2

### Module-inhoud

Inleiding tot syferstroombaanontwerp, syfervoorstellings van getalle, elektronika van syferbane, voorstelling en vereenvoudiging van logiese funksies, komponente van kombinasiebane, ontleding en ontwerp van kombinasiebane, komponente van sekvensiële bane, ontleding en ontwerp van sekvensiële bane, programmeerbare komponente vir kombinasie en sekvensiële logika.

Die inligting wat hier verskyn, is onderhewig aan verandering en kan na die publikasie van hierdie inligting gewysig word.. Die [Algemene Regulasies \(G Regulasies\)](#) is op alle fakulteite van die Universiteit van Pretoria van toepassing. Dit word vereis dat elke student volkome vertrouwd met hierdie regulasies sowel as met die inligting vervat in die [Algemene Reëls](#) sal wees. Onkunde betreffende hierdie regulasies en reëls sal nie as 'n verskoning by oortreding daarvan aangebied kan word nie.