



# Universiteit van Pretoria Jaarboek 2017

## Gevorderde elektronika 410 (ENE 410)

<b>Kwalifikasie</b>	Voorgraads
<b>Fakulteit</b>	<a href="#">Fakulteit Ingenieurswese, Bou-omgewing en Inligtingtegnologie</a>
<b>Module-inhoud</b>	Versterkerontwerp met bipoëlêre transistors en veldeffek-transistors (VETs): voorspanning en frekwensieweergawe van belaste kleinsein enkeltrap-, meertrap-, differensiële trap-, en terugvoerversterkers. Prestasiesyfers vir versterkers-, insluitende totale harmonieke vervorming. Grootsein drywingsversterkers. Kommunikasie-elektronika: modellering van RF-komponente, tweepoort-modelle vir RF-netwerke, aanpasnetwerke, kleinsein nouband RF-versterkers, RF-ossillators.
<b>Modulekrediete</b>	16.00
<b>Programme</b>	<a href="#">Blng Elektroniese Ingenieurswese</a> <a href="#">Blng Elektroniese Ingenieurswese ENGAGE</a>
<b>Voorvereistes</b>	ENE 310 GS
<b>Kontaktyd</b>	1 tutoriaal per week, 1 praktiese sessie per week, 3 lesings per week
<b>Onderrigtaal</b>	Aparte klasse vir Engels en Afrikaans
<b>Akademiese organisasie</b>	Elektriese, Elektroniese en Re
<b>Aanbiedingstydperk</b>	Semester 1

Die inligting wat hier verskyn, is onderhewig aan verandering en kan na die publikasie van hierdie inligting gewysig word.. Die [Algemene Regulasies \(G Regulasies\)](#) is op alle fakulteite van die Universiteit van Pretoria van toepassing. Dit word vereis dat elke student volkome vertrou met hierdie regulasies sowel as met die inligting vervat in die [Algemene Reëls](#) sal wees. Onkunde betreffende hierdie regulasies en reëls sal nie as 'n verskoning by oortreding daarvan aangebied kan word nie.