



# Universiteit van Pretoria Jaarboek 2016

## DSV-programmering en -toepassing 411 (ESP 411)

<b>Kwalifikasie</b>	Voorgraads
<b>Fakulteit</b>	<a href="#">Fakulteit Ingenieurswese, Bou-omgewing en Inligtingtegnologie</a>
<b>Modulekrediete</b>	16.00
<b>Programme</b>	<a href="#">Blng Elektroniese Ingenieurs Engage</a> <a href="#">Blng Elektroniese Ingenieurswese</a> <a href="#">Blng Rekenaar-ingenieurswese Engage</a> <a href="#">Blng Rekenaringenieurswese</a>
<b>Voorvereistes</b>	ESC 320 GS of EDC 310 GS
<b>Kontaktyd</b>	1 praktiese sessie per week, 1 tutoriaal per week, 3 lesings per week
<b>Onderrigtaal</b>	Beide Afr en Eng
<b>Akademieorganisasie</b>	Elektriese, Elektroniese en Re
<b>Aanbiedingstydperk</b>	Semester 1

### Module-inhoud

Fouriertransformasie: hersiening van die Diskrete Fouriertransformasie (DFT); Vinnige Fouriertransformasies (VFT). Digitale filters; sikliese konvolusie; oorvleuel-en-sommeer- sowel as oorvleuel-en-stoor-metodes; ontwerp van FIR- en IIR-filters (met inagnome van eindige woordlengtes). Toepassing: rekenaarargitektuur en DSV-proseseerders; afbeelding van DSV-algoritmes na DSV-apparatuur. Projekte: simulاسie (in C) en reëlytdoepassing van geselekteerde seinproseseer-algoritmes op DSV-apparatuur.

Die inligting wat hier verskyn, is onderhewig aan verandering en kan na die publikasie van hierdie inligting gewysig word.. Die [Algemene Regulasies \(G Regulasies\)](#) is op alle fakulteite van die Universiteit van Pretoria van toepassing. Dit word vereis dat elke student volkome vertrouwd met hierdie regulاسies sowel as met die inligting vervat in die [Algemene Reëls](#) sal wees. Onkunde betreffende hierdie regulاسies en reëls sal nie as 'n verskoning by oortreding daarvan aangebied kan word nie.